



## Fiche signalétique

### DONNÉES PERSONNELLES

---



<b>Nom</b>	Mudry
<b>Prénom</b>	Pierre-André
<b>Etablissement</b>	HES-SO Valais / Wallis
<b>Téléphone</b>	+41 27 606 87 55
<b>E-mail</b>	pandre.mudry@hevs.ch
<b>Web-page</b>	<a href="http://isi.hevs.ch/valais/pierre-andre-mudry.html">http://isi.hevs.ch/valais/pierre-andre-mudry.html</a>
<b>Groupe thématique</b>	
<b>Affilié - Institut</b>	Systèmes industriels
<b>Fonction</b>	Professeur HES

### COMPÉTENCES SPÉCIFIQUES

---

- ▶ Microprocesseurs à une instruction
- ▶ Processeurs embarqués sur FPGA
- ▶ Méthodologies de programmation pour systèmes massivement parallèles à faibles ressources
- ▶ Co-design hardware-software
- ▶ Compilateurs (GCC, LLVM)

### DOMAINES DE RECHERCHE

---

- ▶ Systèmes embarqués communicants
- ▶ System-on-Chip

### TRAVAUX EXEMPLAIRES

---

- ▶ Processeur *Ulysse*
- ▶ Portage du back-end de GCC pour processeur *Ulysse*
- ▶ Outil de design et méthodologie de programmation pour systèmes embarqués massivement parallèles
- ▶ Routage GALS (globally asynchronous, locally synchronous) sur un réseau de 100 FPGAS (projet CONFETTI)
- ▶ Logiciel de co-design hardware/software VHDL à optimisation par algorithme génétiques