



Fiche signalétique

DONNÉES PERSONNELLES



| | |
|---------------------------|---|
| Nom | Mudry |
| Prénom | Pierre-André |
| Etablissement | HES-SO Valais / Wallis |
| Téléphone | +41 27 606 87 55 |
| E-mail | pandre.mudry@hevs.ch |
| Web-page | http://isi.hevs.ch/valais/pierre-andre-mudry.html |
| Groupe thématique | |
| Affilié - Institut | Systèmes industriels |
| Fonction | Professeur HES |

COMPÉTENCES SPÉCIFIQUES

- ▶ Microprocesseurs à une instruction
- ▶ Processeurs embarqués sur FPGA
- ▶ Méthodologies de programmation pour systèmes massivement parallèles à faibles ressources
- ▶ Co-design hardware-software
- ▶ Compilateurs (GCC, LLVM)

DOMAINES DE RECHERCHE

- ▶ Systèmes embarqués communicants
- ▶ System-on-Chip

TRAVAUX EXEMPLAIRES

- ▶ Processeur *Ulysse*
- ▶ Portage du back-end de GCC pour processeur *Ulysse*
- ▶ Outil de design et méthodologie de programmation pour systèmes embarqués massivement parallèles
- ▶ Routage GALS (globally asynchronous, locally synchronous) sur un réseau de 100 FPGAS (projet CONFETTI)
- ▶ Logiciel de co-design hardware/software VHDL à optimisation par algorithme génétiques