



## Fiche signalétique

### DONNÉES PERSONNELLES

---



<b>Nom</b>	Thoma
<b>Prénom</b>	Yann
<b>Etablissement</b>	HEIG-VD
<b>Téléphone</b>	+41 24 55 762 73
<b>E-mail</b>	yann.thoma@heig-vd.ch
<b>Web-page</b>	<a href="http://reds.heig-&lt;br/&gt;vd.ch/contacts/equipeREDS/YannThoma.aspx">http://reds.heig- vd.ch/contacts/equipeREDS/YannThoma.aspx</a>
<b>Groupe thématique</b>	Systèmes embarqués à haute performance
<b>Affilié - Institut</b>	Institut ReDS
<b>Fonction</b>	Professeur HES

### COMPÉTENCES SPÉCIFIQUES

---

- ▶ Conception de systèmes pour circuits programmables FPGA
- ▶ Méthodes de vérification des systèmes numériques
- ▶ Logiciel embarqué

### DOMAINES DE RECHERCHE

---

- ▶ System-on-programmable-chip (SoPC) (A2-P3)
- ▶ Systèmes embarqués communicants (A2-P1)

### TRAVAUX EXEMPLAIRES

---

- ▶ Conception d'un nouveau circuit FPGA possédant des caractéristiques permettant une implantation aisée de systèmes bio-inspirés adaptatifs (projet POEtic)
- ▶ Système de cryptographie quantique développé sur FPGA, mettant en jeu un microprocesseur et des modules optiques, pour la distillation d'une clé de cryptage (projet SE-COQC)
- ▶ Projet Math2mat : traduction automatique de code mathématique en une description matérielle
- ▶ Projet Perplexus : conception et réalisation d'une plateforme embarquée reconfigurable