



Fiche signalétique

DONNÉES PERSONNELLES



Nom	Auberson
Prénom	Olivier
Etablissement	HEIG-VD
Téléphone	+41 24 55 762 59
E-mail	olivier.auberson@heig-vd.ch
Web-page	http://www.reds.ch
Groupe thématique	Systèmes embarqués à haute performance
Affilié - Institut	Institut ReDS, Reconfigurable & embedded Digital Systems
Fonction	Adjoint scientifique

COMPÉTENCES SPÉCIFIQUES

- ▶ Conception (design et développement) de cartes digitales complexes
- ▶ Conception et vérification de systèmes digitaux (FPGA)
- ▶ Liaisons séries high-speed (PCIe, Ethernet)

DOMAINES DE RECHERCHE

- ▶ System-on-programmable-chip (SoPC) (Altera et Xilinx)
- ▶ Co-Design d'architectures HW/SW
- ▶ Développement d'interfaces audio numérique sur FPGA

TRAVAUX EXEMPLAIRES

- ▶ Réalisation du démonstrateur d'un périphérique contrôlé via EtherCAT pour la gestion temps réel d'information.
- ▶ HCB – Mise en œuvre d'un contrôleur SDRAM et d'une interface Host PCI (IP Open-core).
- ▶ Réalisation d'un testbench pour le test (modèle et bus d'accès) d'un « Cube de Mémoires ».