



## Fiche signalétique

### DONNÉES PERSONNELLES

---



|                           |   |
|---------------------------|---|
| <b>Nom</b>                | Crausaz   |
| <b>Prénom</b>             | Philippe  |
| <b>Etablissement</b>      | Ecole d'ingénieurs et d'architectes de Fribourg   |
| <b>Téléphone</b>          | +41 26 429 65 91  |
| <b>E-mail</b>             | Philippe.crausaz@hefr.ch  |
| <b>Web-page</b>           | <a href="http://philippe.crausaz.home.hefr.ch/">http://philippe.crausaz.home.hefr.ch/</a> |
| <b>Groupe thématique</b>  | Systèmes embarqués à haute performance  |
| <b>Affilié - Institut</b> | Département des Technologies industrielles<br>Génie Electrique, orientation électronique  |
| <b>Fonction</b>           | Collaborateur scientifique  |

### COMPÉTENCES SPÉCIFIQUES

---

- ▶ Systèmes numériques et traitement du signal on Chip
- ▶ Systèmes embarqués
- ▶ Conception de systèmes analogiques haute vitesse sur PCB

### DOMAINES DE RECHERCHE

---

- ▶ System on programmable chip (SoPC) (A2-P3)
- ▶ Motion Control on chip (A3-P2)
- ▶ PCB haute vitesse (A2-P3)

### TRAVAUX EXEMPLAIRES

---

- ▶ **Biquad** (Projet HES-SO 2007). Intégration de filtres IIR sur FPGA. Modélisation VHDL automatique à partir d'une description Matlab. Publication dans SEV/AES de mars 2007.
- ▶ **PANDORA+** (CTI No 10825.1 avec **ETEL**) *Projet en cours (début décembre 2009, durée 15.5 mois). Système de contrôle d'impression avec mesure de position et de vitesse à haute performance.*